⑫ 日本国特許庁 (JP)

⑩特許出願公開

[®]公開特許公報(A)

昭59-107397

Int. Cl.³G 10 L 1/00

識別記号

₹>

庁内整理番号 R 7350-5D

砂公開 昭和59年(1984)6月21日

発明の数 1 審査請求 未請求

(全9頁)

匈音声認識装置

者

@特

願 昭57-217296

②出

昭57(1982)12月10日

⑦発 明

斗谷充宏

大阪市阿倍野区長池町22番22号

シヤープ株式会社内

切発 明 者 外川文雄

大阪市阿倍野区長池町22番22号

シヤープ株式会社内

⑪出 願 人

人 電子計算機基本技術研究組合

東京都港区三田1丁目4番28号

四代 理 人 弁理士 福士愛彦

外2名

明 和 4

1. 発明の名称

音声略 激装置

- 2. 特許請求の範囲
 - 1. 認識すべき音声の特徴パターンと、予め登録 された複数種類の音声の特徴概準パターンとの 類似度計算を行なって、認識判定を行なう認識 装置において、

上記複数種類の特徴標準パターン毎にカウン タ手段を備えたことを特徴とする音声認識装置。

- 2. 前記カウンタ手段は認識すべき音声の認識判 定結果に応じてそのカウンタ値を増減する手段 を含む特許請求の範囲第1項記載の音声認識装 置。
- 8. 前記カウンタ手段は該カウンタ値に応じて特徴標準パターンの更新を制御する手段を含む特許請求の範囲第1項記載の音声認識装置。
- 3. 発明の詳細な説明

く技術分野>

本発明は認識すべき音声の特徴パターンと、予

め登録された複数個類の音声の特徴概準パターンとの類似度計算を行なって認識判定を行なう音声 認識装置の改良に関し、更に詳細には予め登録されている音声の特徴標準パターンの良否を知る手 段を与えるようにした音声認識装置に関するもの である。

< 従来技術>

従来より複数の特徴標準パターンを登録しておいて、その標準パターンと入力特徴パターンとのマッチングによって音声認識を行う装置が実用にされているが、このような音声認識装置において特徴標準パターンを一度登録すると、この登録にないる特徴標準パターンの良否を定量的に知ることが出来ず、認識結果から経験的に特徴概率パターン(音声パターン)の良否を判断する必要があった。

<目的>

本発明は上記の点に鑑みて成されたものであり、 予め登録されている特徴環準パターンの良否を定 位的に知る手段与え、またその特徴概率パターン の良否に応じて、選択して登録パターンの入れ換えを行うことができるようにした音声認識装置を 提供することを目的としている。

く実施例>

以下、本発明を一実施例を挙げて詳細に説明する。

第1図は本発明の一実施例装置の構成を示すブロック図であり、単語単位に発声された音声を単音節単位に認識し、複数の単語候補に対して辞む 照合を行い、認識結果を出力する音声認識装置を例にして示している。

第1図において1は音声入力をピックアップするマイクロホン、2は単語単位に発声され上記マイクロホン1を介して入力された音声を単音節毎に分析して入力パターンとし、標準パターンメモリ3に記憶された標準パターンと入力パターンとのマッチングを行ない認識結果を出力する単音節認識部、3は登録された標準(特徴)パターンを保持する標準パターンメモリ3に記憶された各標準パターンに対応

上起標準パターンメモリ3及びカウンタメモリ 手段4への情報の初期登録動作は第4図に示す初 期登録フローに従って行われる。

即ちキー入力装置7の所定キーを操作して装置 を制期登録動作モードに設定すると、CPUIO の制御の下に表示装置8に発声すべき単音節、例 えば「あ」が表示される(ステップnl,n2)。 オペレータは投示装置8に表示された単音節を確 認して音節を発声すると、この発声された皆節が、 マイク1を介して入力され(n8)、単音節認識 部2で分析されて入力音声(単音節)に対する特 徴パターンが作成され、この分析された入力パタ ーン(特徴パターン)がCPUI0により機準パ ターンメモリ 3の所定位置(例えばあA K対応し た位置)に記憶されると共に(n4)、この登録 された標準パターン(あA)に対応したカウンタ メモリ手段4の所定位置に初期値「80」がセッ トされる(n5)。このような一連の動作が穏準 パターンの全てに対して行なわれ、この結果カウ ンタメモリ手段4の各模準メモリに対するカウン

上記録準パターンメモリ8には「あ」~「ん」までの単音節の特徴パターンがそれぞれ5個(A~E)ずつ記憶されている。また上記の各標準パターンに対応するカウンタメモリ手段4にはそれぞれ第3図に示すように例えば初期値「80」が設定記憶される。

タ値が第3図に示すようにそれぞれ初期値「80」 に設定される。

次に上記のようにしてある値(例えば「80」) に設定されたカウンタメモリ手段4の値が駆 厳動 作等に応じて増減する動作について説明する。

(1) 認識時のカウンタ値の増減

認識時の処理フローが第5図に示されており、 入力音声「あかい」を認識する場合を例にして説 明する。

今装置を認識動作モードにして認識すべき音声、例えば「ノあノノかノノいノ」(赤い)を発声すると、この音声がマイク1を介して入力され(n 1 1 , n 1 2)、単音節認識され、「あ」を認識した結果として「あ B 」,「は D 」,「あ c 」,「ば A 」という順序で標準パターンに近かったことを示す認識単音節候補が得られる。次に「か」が認識され、同様に「い」が認識され、その結果第1表の如き各音節の認識結果が得られる(n13)

第 1 表

あB	Þс	υc
ld D	· åδ	β را
あc	かA	èε
ぱん	⊅ъв	ם יו

… 第 1 位 … 第 2 位

ここで、単語音声入力の終了であることをキー入力装置 7の 変換 キー 7 b で指示入力すると (n I 4)、C P U 1 0 の制御の下に第 2 表に示す如き音節ラティスが作成される。

第2表

あ	か	υ
ız	あ	41
ば		è

次にこの音節ラティスから単語としての候補列が、その確からしさの頃で第3表の如く作成される。

第 3 表

いた単語であれば「確定」をキー入力装置 7 のキー7 c を操作し、そうでなければ「次候補」をキー入力装置 7 のキー 7 b を操作し、次の認識結果を表示装置 8 に表示させる。また入力しようとした単語が候補になかった場合は「修正」キー 7 d とかなキー 7 a により修正した後に「確定」キー7 c を入力することになる(n 1 7~n 2 2)。

との例の場合には入力通りに「あかい」が第1 候補になっているため、すぐに「確定」キー7 c を操作することになる(n 1 7, n 1 8)。この 操作によりステップn 2 3 ・n 2 4 に移行し、ステップn 2 5 において第1位の標準パターンであり、正解と判断されるののであり、正解と判断されるのであり、正解と判断されるのであり、正解とであり、正解と判断されるのであり、正解とであり、正解とであり、正解とであり、正解であるのでは、1 2 6 に移行してカウンタメモリ手段が「+2」の標準パターンに対応した位置の行して第2位のでれる。次にステップn 2 8 に移行して第2位のでれる。次にステップn 2 8 に移行して第2位のでれる。次にステップn 2 8 に移行して第2位のではパターンが正解であるか否かが判断され、今

0	あ	χ'n	Ŋ	
2	は	か	ひ	
3	あ	か	41	
•	あ	あ	ひ	
⑤	は	\$v	67	
6	は	あ	Ü	
Ø	あ	あ.	61	:
8	は	あ	41	
i				
(8)	ぱ	あ	è	

その後、作成された一つ一つの候補列と単語辞書メモリ5に記憶された単語情報との照合が行なわれ、一致した第4表の如き候補列がCPU10内の辞書照合結果パッファに記憶され(n15)、照合結果の第1候補が表示装置8に表示される。

第 4 表

0	あ	か	62	(赤い)
2	は	か	Gr	(破壊)

オペレータは表示を確認し、入力しようとして

第1表に示すように「あ」に対する第2位が「はD」であるため、ステップ n 8 0 に移行してカウンタメモリ手段 4 の「は D」の標準パターンに対応した位置の記憶内容が「一1」され、次にステップ n 3 1 に移行して n = 2 にカウントアップされ、 n 3 2 を通って n 2 4 に戻り、第 2 音節の認識結果を調べる動作に移行し、以下同様の動作が繰返される。

今第2番目の音節「か」に対する認識結果は第1位が「かc」であるため正解と判断されてカウンタメモリ手段4の「かc」に対する値が「+2」され、第2位は「あA」であるので不正解と判断されてカウンタメモリ手段4の「あA」に対する値が「ー1」される。また第3番目の音節「い」に対する複雑に乗は第1位が「ひc」であるため不正解と判断されて、カウンタメモリ手段4の「いB」であるため正解と判断されて、カウンタメモリ手段4の「いB」であるため正解と判断されて、カウンタメモリ手段4の「いB」に対する値が「+1」される。

以上のような動作により、標準パターンのカウントメモリ手段4の内容は第6図のように変化する。

(II) テストモードにおけるカウンタ値の増減 テストモードの処理フローが第7図に示されて おり、音声認識装置において、テストモードの動 作がスタートすると(ステップロ41)、標準パ ターンテスト用単語メモリ6に記憶された単語 (発声すべき単語)が順次読み出されて表示装置 8 に表示されることになる(n42)。

今「あかい」という発声の指示が表示装置 8上に成された場合(n 4 2)、オペレータはその表示装置 8 に表示された単語を発声して音声を入力する(n 4 8)。 この入力音声「/あ//か//い/」は単音節段識部 2 において単音節ごとに関 次認識され、上記した認識モードの時と同様に各音節ごとに認識結果が例えば上記した第1表に示すように得られる。

テストモードの時化は、発声された単語が確定 しているため、以降は認識モードにおける「確定」

CPUI0に与える(163)。

CPU10は与えられた1位の認識結果が入力
パターンと一致しているか否かを判断して(n64)、
一致していない場合には、何らかのハードエラー
が生じたものと判断して、そのエラー表示を表示
装置8にて行ない、以後の動作を中止する(n65.
n66)。

また1位の認識結果と入力パターンが一致している場合にはステップn67に移行して2位~6位の認識結果をチェックすることになる。

今、例えば第 5 表に示すように「あん」を入力
パターンとして認識処理を行った結果、 1 位が
「あん」であり、 2 位以下 6 位までがそれぞれ
「あ c 」,「は A 」,「あ g 」,「か B 」,「あ D」
であった場合、入力パターンと同一カテゴリーの
ものが「あ c 」,「あ B 」,「あ D」の 3 個であ
ると判断され(n 6 8)、入力パターンの評価値
として「 3 」を 2 倍した「 6 」が算出され(n 6 9)、
この値が「あ A 」の標準パターンに対応したカウ
ンタメモリ位置の値に加算され(n 7 1)、次に

キーの操作以後(n 2 8)の処理と同じ動作(ステップ n 4 6~ n 5 7)が行なわれる。

またこれらの一連の動作は標準パターンテスト 用単語メモリ6から順次単語を読み出しては表示 して、同様の処理が実行される。

なお標準パターンテスト用単語メモリ 6 には各 音節が均等に出現するように単語を選定して入れ ておくことにより、全ての標準パターンについて テストを行なうことが出来る。

御 標準パターン間の認識処理におけるカウン タ値の増減

標準パターン間の認識の処理フローが第8図に示されており、音声認識装置において標準パターン間の認識処理の動作がスタートすると(ステップn61)、CPUl0は標準パターンメモリ8に記憶された標準パターンの一つを選び出して、単音節認識部2に入力パターンとして与える節認識のことが、より8に記憶されている各標準パターンとのマッチングを行ない、その認識結果を

ステップ n 7 2 を辿って n 7 3 に移行して次の標準パターンが選択されてステップ n 6 2 に 及り 同様の 動作が行なわれる。

入力	·	12	緻	紺	果		
パターン	1位	2位	8位	4位	5位	6位	<評価点>
あA	あ	あc	はA.	あE	かB	₽D	6 ;
あ _B :	1						
は _A :	はA	あみ	あB	ъВ	あ _D	ĎС	-4

第5表

上記第 5 表に示すように「あ B 」を入力パターンとした場合には、2位~6位の間に同一カテゴリーのものが一つしかないため、評価値は 2 となる。また「は A 」の場合には、2位~6位の間に同一カテゴリーのものがないため、評価点は「0」となるが、非常に同一カテゴリーのものから違いことを強闘する意味でステップ n 6 8 から n 7 0 に移行して「-4」の評価点が与えられる。

このような動作を全領地パターンに関して行う ことにより、各標準パターンの良否がカウンタメ モリ手段 4 に記憶された値により、定量的に知る ことが可能となる。

なお、上記の説明において用いた評価値は、一例に過ぎず、閣職結果の順位による重み付け、6位以下の結果も用いる等の種々の変形が可能である。

上記のようにして増減されたカウンタメモリ手 段4の値を用いて特徴標準パターンの更新を制御 する方法について説明する。

初期の音声標準パターンの登録時にはカウンタメモリ手段4の各記憶位置には「80」がセットされ、その後の認識処理動作によってカウンタメモリ手段4の内容が変化し、例えば第9図に示すように変化したものとする。

このような状態において、不良の音声標準パターンを入れ換える更新登録モードにおいて、上記のカウンタメモリ手段4の記憶内容が参照される ことになる。

ターンを吸も悪いものから入れ換えられる。

以上のようにして悪い模準パターンの更新が行なわれるが、カウンタメモリ手段4の値がある程度以下になった時に、その標準パターンが非常に悪いことをオペレータに知らせ、そのパターンの更新を行なわせるようにしてもよい。

また、標準パターンチェックモードを設け、カウンタメモリ手段4の値がある程度以下の標準パターンの対する単音節を表示に出し、それらのみの標準パターンを更新するように成してもよい。

なお上記の例では単語単位に発声された音声を 単音節単位で処理を行う場合を示したが、本発明 はこれに限定されるものではなく、例えば文節単 位に発声された音声であってもよい。

またカウンタメモリ手段 4 の初期設定値を「80」 としたが、この値に限定されるものではない。

更に、第1図に示した構成例においてメモリ3 及び4をバックアップしていない場合等において は、上記したカウンタ値の増減あるいは標準パタ 第10図に更新登録動作のフローが示されており、音声認識装置において、更新登録モードの動作がスタートすると(n 8 1)、CPUIOは最初に、発声すべき単音節を表示装置 8 に表示する(n 8 2)。今「あ」が表示された発声して音がスクータはその表示された単音節を発声して音節(「あ」)が単音節認識部 2 により分析されて入力パターンが作成され、その作成された入力パターンが「あ」のカテゴリー内で最もカウンタ値のハさい標準パターン(第9図に示した例では標準パターン「あ」)の位置に入れられ(n 8 4)、そのカウンタの値が「80」にセットし直される(n 8 5)。

続いて「い」が表示され、音声入力した「い」の分析結果である入力パターンが「い」」の位置 に入れられ、その標準パターン「い」」に対応し たカウンタメモリ手段4の位置が「80」にセットされる。

以上のような動作を繰返して各音節毎に標準パ

ーンの登録・更新を行なった場合には、標準パターンメモリとカウンタメモリ手段の内容をフロッピー・ディスク9に落としてから電源の断あるいはオペレータの交替を行ない、再使用の時にはフロッピーディスク9からその退避した内容を標準パターンメモリ及びカウンタメモリ手段にロードする必要があることは貫うまでもない。

<効果>

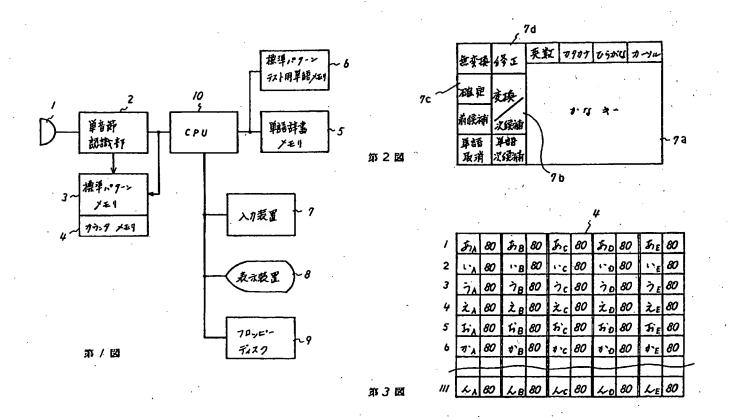
以上述べたように本発明によれば、認識すべき 音声の特徴パターンと、予め登録された複数種類 の、音声の特徴標準パターンとの類似度計算を行 なって、認識判定を行なう認識装置において、複 数種類の特徴標準パターン毎にカウンタ手段を備 え、このカウンタ手段の値によって予め登録され ている特徴標準パターンの良否を定量的に知ることが可能となり、この特徴標準パターンの良否に にじて選択して登録パターンを入れ換えることが 出来、結果として認識率を高めることが可能となる。

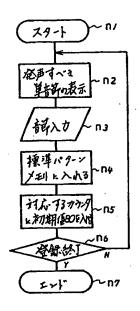
4. 図面の個単な説明

第1図は本発明の一実施例装置の構成を示すブロック図、第2図はキー入力装図の一例を示す平面図、第3図はカウンタメモリ手段の初期記憶内容を示す図、第4図は初期登録動作を示すフロー図、第6図はカウンタメモリチ段のカウンタ値の一例を示す図、第10図は東新段のカウンタ値の一例を示す図、第10図は更新段級の処理動作を示すフロー図である。

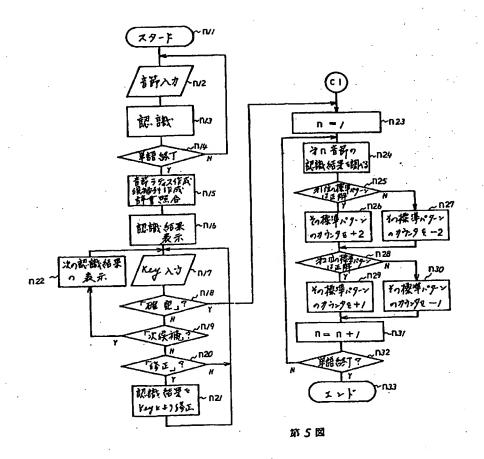
2 …単音節認識部、 3 …標準パターンメモリ、 4 …カウンタメモリ手段、 1 0 …コントローラ (C P U)。

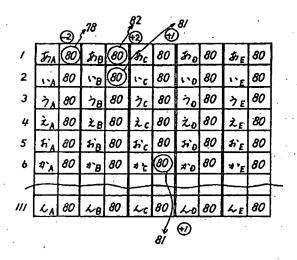
代理人 弁理士 福 士 愛 彦(他2名)



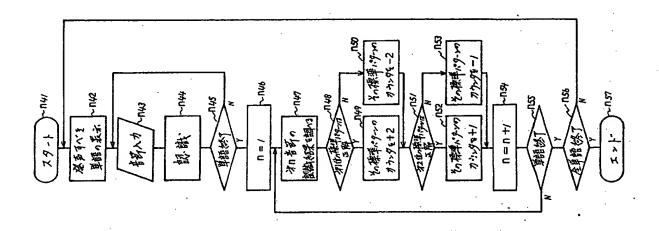


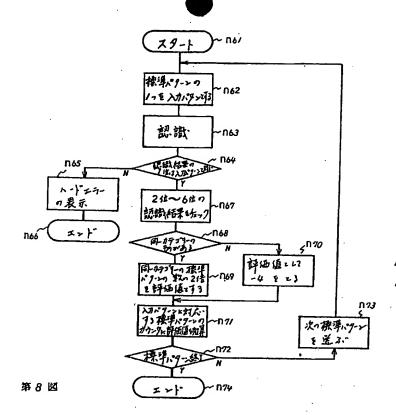
第4図





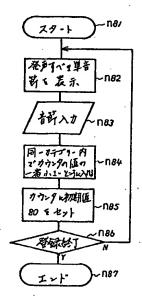
第6図





$ \begin{array}{c ccccccccccccccccccccccccccccccccccc$	84 83 76 62
$\begin{array}{c ccccccccccccccccccccccccccccccccccc$	83 76 62
4 \(\hat{z}_A\)\(\frac{98}{28}\)\(\hat{z}_B\)\(\hat{83}\)\(\hat{z}_C\)\(\hat{66}\)\(\hat{z}_D\)\(\hat{84}\)\(\hat{z}_E\)	76 62
	62
3 hA 73 hB 78 hc 88 ho 83 he	83
6 17 82 18 90 1° 75 20 80 1 E	84
110 V: 80 V:18 80 Vic 78 V:0 75 Vis	81
111 LA 86 LB 86 Lc 84 Lo 80 LE	80

第9図



第10図